

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2006年3月30日 (30.03.2006)

PCT

(10) 国際公開番号  
WO 2006/033156 A1

- (51) 国際特許分類<sup>7</sup>: G06K 19/077, 19/07, H01R 12/18  
 (21) 国際出願番号: PCT/JP2004/013930  
 (22) 国際出願日: 2004年9月24日 (24.09.2004)  
 (25) 国際出願の言語: 日本語  
 (26) 国際公開の言語: 日本語  
 (71) 出願人 (米国を除く全ての指定国について): 株式会社ルネサステクノロジ (RENESAS TECHNOLOGY CORP.) [JP/JP]; 〒1006334 東京都千代田区丸の内二丁目4番1号 Tokyo (JP).  
 (72) 発明者; および  
 (75) 発明者/出願人 (米国についてのみ): 西澤 裕孝 (NISHIZAWA, Hirotaka) [JP/JP]; 〒1006334 東京都千代田区丸の内二丁目4番1号 株式会社ルネサステクノロジ内 Tokyo (JP). 大澤 賢治 (OSAWA, Kenji)

[JP/JP]; 〒1006334 東京都千代田区丸の内二丁目4番1号 株式会社ルネサステクノロジ内 Tokyo (JP). 小池 秀雄 (KOIKE, Hideo) [JP/JP]; 〒1006334 東京都千代田区丸の内二丁目4番1号 株式会社ルネサステクノロジ内 Tokyo (JP). 大迫 潤一郎 (OSAKO, Junichiro) [JP/JP]; 〒1006334 東京都千代田区丸の内二丁目4番1号 株式会社ルネサステクノロジ内 Tokyo (JP). 和田 環 (WADA, Tamaki) [JP/JP]; 〒1006334 東京都千代田区丸の内二丁目4番1号 株式会社ルネサステクノロジ内 Tokyo (JP).

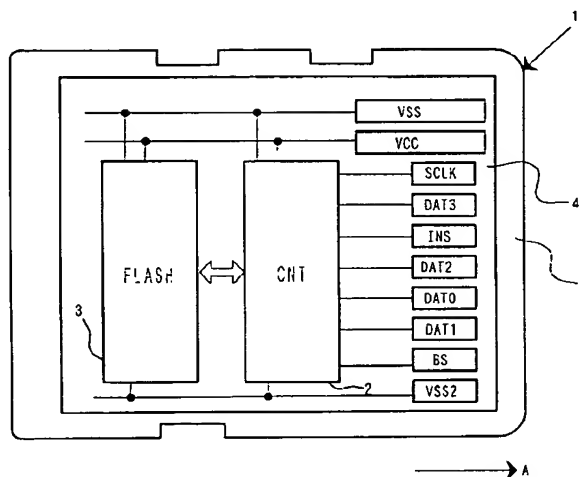
(74) 代理人: 玉村 静世 (TAMAMURA, Shizuyo); 〒1020083 東京都千代田区麹町5丁目7番地 秀和紀尾井町TBRビル813号 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG,

[続葉有]

(54) Title: SEMICONDUCTOR DEVICE

(54) 発明の名称: 半導体装置



(57) Abstract: A semiconductor device has an external interface terminal and a processing circuit, and is removably attached to a host device so as to be supplied with operation power. Power supplying terminals (VCC, VSS) have a length that makes possible to keep contact with corresponding terminals of the host device for a prescribed time or more after a removal detecting terminal is taken out from the corresponding terminals of the host device, and are formed longer than the removal detecting terminal in the removal direction. The power supplying terminals are a power supply terminal and a grounding terminal, and a power supply compensation capacitor is not connected between the power supply terminal and the grounding terminal. Since it is easy to ensure a time required for power supply shutting, a capacitor for compensating operation power supply is not required at the time of shutting the power supply during the operation.

(57) 要約: 半導体装置は外部インタフェース端子と処理回路を有し、ホスト装置に抜き出し可能に装着されて動作電源の供給を受ける。電源供給用端子 (VCC, VSS) は、抜き出し検出用端子がホスト装置の対応端子から離脱してから所定時間以上ホスト装置の対応端子と接触を維持することができる長さを有し、前記抜き出し検出用端子よりも抜き出し方向に長く形成される。前記電源供給用端子は電源端子及びグランド端子であ

[続葉有]